

## Σειρά Ασκήσεων 1: Γνωριμία με τον Προσομοιωτή SPIM

Προθεσμία έως Τετάρτη 27 Φεβρουαρίου 2008, ώρα 23:59 (βδομάδα 2.2) (από βδ.1.2)

### 1.1 Βασική Λειτουργία του Υπολογιστή:

Οι υπολογιστές αποτελούνται από:

- **Μονάδες Εισόδου/Εξόδου (I/O - Input/Output):** είναι οι "περιφερειακές" συσκευές, μέσω των οποίων ο υπολογιστής επικοινωνεί με τον έξω κόσμο --πληκτρολόγιο, ποντίκι, μικρόφωνο, κάμερα, οθόνη, μεγάφωνα, δίσκοι (μαγνητικοί και οπτικοί), διεπαφές δικτύου (network interfaces), κλπ.
- **Κεντρική Μνήμη (Main Memory):** εκατομμύρια στοιχεία αποθήκευσης πληροφορίας --κάτι σαν flip-flops αλλά απλούστερα στην κατασκευή-- οργανωμένα σαν πολλές (συνήθως εκατομμύρια και πάνω) "λέξεις" (words) των κάμποσων (π.χ. 32, 64) bits καθεμία. Μπορούμε να την φανταστούμε σαν έναν πολύ μεγάλο πίνακα (array) από bytes ή από λέξεις.
- **Επεξεργαστής (Processor)** ή Κεντρική Μονάδα Επεξεργασίας (Central Processing Unit - CPU): περιέχει, πρώτον, τα κυκλώματα ελέγχου (control) που καθοδηγούν την εκτέλεση των λειτουργιών που θα πούμε πιο κάτω. Δεύτερον, περιέχει τους "δρόμους δεδομένων" (datapath) μέσα από τους οποίους περνάνε και οι οποίοι επεξεργάζονται τις πληροφορίες που ανταλλάσσει ο επεξεργαστής με τη μνήμη και τις περιφερειακές συσκευές. Τρίτον, περιέχει τους "καταχωρητές γενικού σκοπού" (general-purpose registers). Πρόκειται για μιά πολύ μικρή μνήμη, μεγέθους συνήθως κάμποσων δεκάδων λέξεων (π.χ. 32 λέξεων). Ένα ηλεκτρονικό κύκλωμα, όσο πιό μικρό τόσο πιό γρήγορο είναι (2η αρχή σχεδίασης --σελ. 110 βιβλίου), γι' αυτό και το σύνολο αυτών των καταχωρητών ("register file") είναι πολύ μικρό για να είναι πολύ γρήγορο (και γιά οικονομία στα bits της εντολής, όπως θα δούμε αργότερα).

Μιά απόφαση πρωταρχικής σημασίας στην οργάνωση των υπολογιστών είναι ότι στη μνήμη αποθηκεύονται **και τα δεδομένα** (αριθμούς, πληροφορίες), **και τις "εντολές"** (instructions) --τις οδηγίες δηλαδή πρός τον υπολογιστή γιά το τι είδους πράξεις και επεξεργασίες αυτός πρέπει να κάνει πάνω στα δεδομένα. [Με το να αποθηκεύονται και τα δεδομένα και οι εντολές στην ίδια μνήμη, κωδικοποιημένα και τα δύο με παρόμοιους τρόπους (σαν δυαδικές λέξεις π.χ. των 32 ή 64 bits καθεμία), ανοίγει ο δρόμος στο να μπορεί να δει και να επεξεργαστεί ο υπολογιστής τις ίδιες του τις εντολές σαν δεδομένα. Ο μεταφραστής (compiler) είναι το πρώτο βασικό πρόγραμμα υπολογιστή που γεννά εντολές υπολογιστή].

Ο υπολογιστής λειτουργεί με τον εξής βασικό **επαναληπτικό** τρόπο. Ο επεξεργαστής διαβάζει μιάν εντολή από τη μνήμη. Στη συνέχεια την αποκωδικοποιεί γιά να καταλάβει τι λέει, και κάνει τις δουλειές που αυτή λέει, δηλαδή την εκτελεί. Οι δουλειές αυτές είναι συνήθως απλές, όπως π.χ. μεταφορά δεδομένων από ή προς τη μνήμη, ή από ή προς περιφερειακές συσκευές, ή αριθμητικές πράξεις πάνω σε δεδομένα, ή αποφάσεις "αλλαγής πορείας". Μετά, μόλις τελειώσει η εκτέλεση της εντολής, ο επεξεργαστής διαβάζει από τη μνήμη και εκτελεί την "επόμενη" εντολή, και ούτω καθ' εξής επ' αόριστο. Η "επόμενη" εντολή συνήθως είναι η εντολή που βρίσκεται αποθηκευμένη στην επόμενη λέξη μνήμης, εκτός αν η εκτέλεση της προηγούμενης εντολής πεί στον επεξεργαστή να "αλλάξει πορεία"....

Γιά να ξέρει ο επεξεργαστής ποιά είναι η "επόμενη" εντολή που πρέπει να διαβάσει και εκτελέσει, υπάρχει μέσα του ένας ειδικός καταχωρητής, ο "**Μετρητής Προγράμματος**" (program counter - PC) --ίσως μιά σωστότερη ονομασία να ήταν "δείκτης προγράμματος" (program pointer) αλλά έχει μείνει από παλιά η ονομασία "PC". Στο τέλος της εκτέλεσης μιάς εντολής, ο PC περιέχει τη **διεύθυνση μνήμης** της επόμενης εντολής που πρέπει να διαβαστεί από τη μνήμη και να εκτελεστεί. Αν φανταστούμε τη μνήμη σαν έναν μεγάλο πίνακα (array),  $M[i]$ , τότε η "διεύθυνση μνήμης" είναι ο δείκτης (index),  $i$ , που μας λέει να διαβάσουμε την επόμενη εντολή από το  $M[i+1]$ . Με όρους της γλώσσας C, η διεύθυνση μνήμης της επόμενης εντολής είναι ένας pointer στην επόμενη εντολή.

## 1.2 Γλώσσες Μηχανής:

Οι επεξεργαστές καταλαβαίνουν και εκτελούν εντολές από ένα ρεπερτόριο πολύ μικρότερο και απλούστερο από τις γλώσσες υψηλού επιπέδου (High Level Languages - HLL). Οι εντολές που δέχεται και εκτελεί το hardware είναι αναγκαστικά κωδικοποιημένες σαν δυαδικά σύμβολα, και λέγονται *Γλώσσα Μηχανής* (Machine Language). Κάθε οικογένεια επεξεργαστών που είναι μεταξύ τους "binary compatible" έχει την ίδια γλώσσα μηχανής, που είναι διαφορετική από τη γλώσσα μηχανής άλλων οικογενειών. Ένα δημοφιλές σήμερα στυλ γλώσσων μηχανής ("αρχιτεκτονικών") είναι αυτές που έχουν σχετικά λίγες και απλές μόνο εντολές, και που γι' αυτό περιγράφονται σαν *Υπολογιστές Ελαττωμένου Ρεπερτόριου Εντολών* (Reduced Instruction Set Computers - RISC). Ενα υποσύνολο μιάς τέτοιας γλώσσας μηχανής --του επεξεργαστή MIPS-- θα χρησιμοποιήσουμε σαν παράδειγμα σε αυτό το μάθημα. Άλλες γλώσσες μηχανής στυλ RISC είναι αυτές των SPARC, PowerPC, και Alpha. Η σειρά x86 και Pentium της Intel έχει πιο πολύπλοκη γλώσσα μηχανής.

Κάθε εντολή γλώσσας μηχανής αποτελείται από έναν **κώδικα πράξης** (operation code - **opcode**), και από **τελεστέους (operands)** που περιγράφουν πάνω σε τι θα γίνει η πράξη. Οι τελεστέοι των εντολών αριθμητικών πράξεων του MIPS είναι πάντα καταχωρητές γενικού σκοπού (registers) του επεξεργαστή, ή σταθερές ποσότητες, αλλά όχι θέσεις μνήμης. Η CPU του MIPS έχει 32 καταχωρητές των 32 bits καθένας --32 bits είναι το μέγεθος λέξης (word) του MIPS. Πιό σύγχρονα μοντέλα επεξεργαστών, σήμερα, έχουν μέγεθος λέξης 64 bits. Οι εντολές αριθμητικών πράξεων του MIPS έχουν πάντα τρείς (3) τελεστέους, για λόγους ομοιομορφίας. Η ομοιομορφία μεταφράζεται σε απλότητα του hardware, πράγμα που ευνοεί την υψηλότερη ταχύτητα (1η αρχή σχεδίασης --σελ. 108 βιβλίου).

## 1.3 Η Γλώσσα Assembly του MIPS:

Γιά να γίνει η γλώσσα μηχανής λίγο πιο φιλική προς τον άνθρωπο, χρησιμοποιούμε ένα συμβολικό όνομα γιά κάθε επιτρεπτό opcode, ένα δεκαδικό ή δεκαεξαδικό αριθμό με μερικά απλά σύμβολα γιά κάθε τελεστέο, και γράφουμε αυτά τα στοιχεία της κάθε εντολής σε μία χωριστή γραμμή. Αυτή είναι η γλώσσα *Assembly*, η οποία μπορεί να μεταφραστεί σε γλώσσα μηχανής από ένα σχετικά απλό πρόγραμμα υπολογιστή --τον λεγόμενο *Assembler*. Οι γλώσσες υψηλού επιπέδου (HLL) (όπως η C) μεταφράζονται σε Assembly από ένα σημαντικά πολυπλοκότερο πρόγραμμα, τον *Compiler*.

- Η βασική εντολή αριθμητικής πράξης του MIPS είναι η **add** που κάνει πρόσθεση ακεραίων. Η εντολή Assembly "add \$23, \$16, \$18" διαβάζει τα περιεχόμενα των καταχωρητών υπ' αριθμόν 16 και 18, τα προσθέτει, και γράφει το αποτέλεσμα στον καταχωρητή υπ' αριθμόν 23, δηλαδή  $\$23 := \$16 + \$18$ .
- Η εντολή **sub** (subtract) είναι παρόμοια αλλά, αντί να προσθέτει, αφαιρεί τον τρίτο τελεστέο από το δεύτερο: η "sub \$23, \$16, \$18" γράφει στον καταχωρητή υπ' αριθμόν 23 το αποτέλεσμα της αφαίρεσης  $\$16 - \$18$ .
- Η εντολή **addi** (add immediate) είναι παρόμοια της add (πρόσθεση), αλλά ο τρίτος τελεστέος της είναι σταθερός αριθμός αντί καταχωρητή: η "addi \$23, \$16, 157" διαβάζει το περιεχόμενο του καταχωρητή 16, προσθέτει τον αριθμό 157 σε αυτό, και γράφει το αποτέλεσμα στον καταχωρητή 23. Εάν η μεταβλητή  $i$  βρίσκεται στον καταχωρητή 18, τότε η εκχώρηση  $i=i+1$  μεταφράζεται σε "addi \$18, \$18, 1".
- Ο **καταχωρητής \$0** του MIPS περιέχει πάντα την σταθερή ποσότητα μηδέν, ανεξαρτήτως του τι γράφει κανείς σε αυτόν (οι εγγραφές σε αυτόν αγνοούνται από το hardware). Ετσι, η αρχικοποίηση  $i=1$  μπορεί να γίνει: "addi \$18, \$0, 1".

Γιά έναν υπολογισμό συνθετότερης αριθμητικής έκφρασης, δείτε το παράδειγμα στη σελ. 110 του βιβλίου. Εκτός από τα ονόματα \$0, \$1, ..., \$31 γιά τους 32 καταχωρητές του MIPS, χρησιμοποιούνται και τα λίγο πιο αφηρημένα ονόματα \$s0, \$s1, ..., \$t0, \$t1, ... ανάλογα με την κατηγορία χρήσης που συνήθως επιφυλάσσει σε καθένα τους ο compiler, όπως θα δούμε αργότερα.

Γιά να εκτελεστεί ένα πρόγραμμα, οι εντολές του γράφονται στην κεντρική μνήμη η μία "κάτω" από την άλλη, δηλαδή σε συνεχόμενες θέσεις (διευθύνσεις) μνήμης. Μετά την ανάγνωση και εκτέλεση μιάς εντολής, ο επεξεργαστής αυξάνει τον PC κατά το μέγεθος της εντολής που εκτελέστηκε, οπότε αυτός (ο PC) δείχνει στην επόμενη (την "από κάτω") εντολή. Η σειριακή αυτή εκτέλεση εντολών διακόπτεται όταν εκτελείται μιά εντολή **μεταφοράς ελέγχου** (control transfer instruction - CTI). Τέτοιες, όπως θα δούμε, είναι, μεταξύ άλλων, οι **διακλαδώσεις** (branch) και τα **άλματα** (jump). Η εντολή "j label" (jump to label, ή παλαιότερα goto label) κάνει ώστε η επόμενη εντολή που θα εκτελεστεί να είναι η εντολή στη διεύθυνση μνήμης label, αντί να είναι η "από κάτω" εντολή. Με άλλα λόγια, η εντολή "j label" φορτώνει τη διεύθυνση label στον καταχωρητή PC.

## 1.4 Ο Προσομοιωτής SPIM:

Προγράμματα γραμμένα σε γλώσσα Assembly του MIPS μπορεί να τα δοκιμάσει κανείς και να παρακολουθήσει πώς τρέχουν χρησιμοποιώντας τον προσομοιωτή **SPIM**, γραμμένο από τον James Larus στο Πανεπιστήμιο Wisconsin - Madison, <http://www.cs.wisc.edu/~larus/spim.html>. Οι προσομοιωτές είναι προγράμματα υπολογιστή που προσπαθούν να συμπεριφέρονται όσο πιο παρόμοια γίνεται, από ορισμένες απόψεις, με ένα φυσικό σύστημα. Εν προκειμένω, ο SPIM συμπεριφέρεται σαν ένα τσιπάκι MIPS από την άποψη των περιεχομένων των καταχωρητών και της μνήμης μετά την εκτέλεση κάθε εντολής: από την άλλη μεριά, πάντως, δεν δίνει καμία πληροφορία, π.χ., για το χρόνο εκτέλεσης της κάθε εντολής (ποιές εντολές εκτελούνται γρήγορα και ποιές αργά), όπως και για άλλες απόψεις του φυσικού συστήματος.

- Διαβάστε τα εγχειρίδια χρήσης του SPIM "Getting Started with xspim" ή "Getting Starting with PCSpim", και "Getting Started with spim" που περιγράφουν όσα από τον SPIM θα χρειαστείτε προς στιγμήν. Επίσης, μπορείτε να ξεφυλλίστε "στα πεταχτά" το εγχειρίδιο "SPIM Command-Line Options" και τις σελίδες A-40 έως A-49 του Παραρτήματος Α του βιβλίου γιά να δείτε τι άλλο κάνει ο SPIM. Θα τα βρείτε είτε έντυπα, είτε στο [~hy225/spim/documentation/](#) που περιέχει τοπικά αντίτυπα από τα <http://www.cs.wisc.edu/~larus/xspim.pdf>, [PCSpim.pdf](http://www.cs.wisc.edu/~larus/PCSpim.pdf), [spim.pdf](http://www.cs.wisc.edu/~larus/spim.pdf), [SPIM command-line.pdf](http://www.cs.wisc.edu/~larus/SPIM_command-line.pdf), και [HP AppA.pdf](http://www.cs.wisc.edu/~larus/HP_AppA.pdf). (το "[~hy225/](#)" είναι το "[/home/lessons1/hy225](#)").

Γιά να τρέξετε τον προσομοιωτή SPIM:

- Αντιγράψτε το αρχείο [~hy225/spim/trap.handler](#) στο directory όπου θα τρέξετε τον SPIM, με το ίδιο όνομα --o SPIM περιμένει να το βρεί στο παρόν directory όταν ξεκινάει. Το αρχείο αυτό περιέχει τον κώδικα χειρισμού των εξαιρέσεων/διακοπών που χρειάζεται γιά τη σωστή λειτουργία του υπό προσομοιώση υπολογιστή (κάτι σαν την καρδιά της καρδιάς του λειτουργικού συστήματος).
- Αν είστε σε μηχανή i86 (PC) με λειτουργικό LINUX, καλέστε τον SPIM λέγοντας:  
% [~hy225/spim/linux-i86/xspim](#)  
(ή [/home/lessons1/hy225/spim/linux-i86/xspim](#) γιά το πλήρες path, ή  
[~hy225/spim/linux-i86/spim](#) γιά την παραλλαγή του που χρησιμοποιεί απλό "τερματικό" και όχι αναγκαστικά X-Windows).
- Υπάρχει επίσης μορφή του SPIM που τρέχει σε PC's με λειτουργικό Windows 95, 98, 2000, NT, και DOS: δείτε το directory: [~hy225/spim/windows](#)
- Αν τρέξετε τον SPIM "remotely" σε μηχανή SPARC με λειτουργικό Solaris (π.χ. οι μηχανές kirkios, levantes, apiliotis, garbis), καλέστε τον λέγοντας:  
% [~hy225/spim/spim-7.2.1/xspim/xspim](#)  
(ή [~hy225/spim/spim-7.2.1/spim/spim](#) γιά την παραλλαγή απλού "τερματικού").
- Σε μία περίπτωση ενός φοιτητή εμφανίστηκε το πρόβλημα ο SPIM να τερματίζει (exit) μόνος του αμέσως μετά την εκκίνησή του. Το πρόβλημα λύθηκε όταν ο φοιτητής αυτός τροποποίησε το αρχείο ".xdefaults" του ούτως ώστε να βάλει σε σχόλια τη γραμμή που ορίζε τα fonts γιά το περιβάλλον X (X-environment) του.

## Άσκηση 1.5: Κώδικας Γνωριμίας με τον SPIM

Αντικείμενο της παρούσας άσκησης είναι να γνωριστείτε με τη χρήση του SPIM (και με τη γλώσσα Assembly του MIPS). Γιά το σκοπό αυτό, **μελετήστε και αντιγράψτε σε ένα αρχείο (π.χ. "ask1.s") τον παρακάτω κώδικα --ή διάφορες παραλλαγές του που προτιμάτε-- και τρέξτε τον στον SPIM.**

```
.text          # program memory:
.globl main      # label "main" must be global;
                  # bootstrap trap.handler calls main.

main:
    addi $16, $0, 10   # registers: $16: i; $17: j;
    addi $17, $0, 64   # init. i=10; ($0==0 always)
    add $18, $16, $17  # init. j=64; (64 decimal = 40 hex)
    add $18, $18, $18  # $18 <- i+j = 74 dec = 4a hex
    add $18, $18, $17  # $18 <- 74+74=148 dec = 94 hex
    add $18, $18, $17  # $18 <-148+64=212 dec = d4 hex
    addi $17, $17, -1   # j <- j-1 = 63 dec = 3f hex
    sub $17, $17, $16   # j <- j-i = 53 dec = 35 hex
    j main             # jump back to main (infinite loop)
```

- Το κομάτι κάθε γραμμής μετά το # είναι σχόλια.
- Οι γραμμές μετά το .text είναι εκτελέσιμος κώδικας (σε αντίθεση με αριθμητικά δεδομένα στη μνήμη, που εδώ δεν έχουμε).
- Η γραμμή .global main λέει στον SPIM να βάλει την ετικέτα (label) main στον πίνακα καθολικών (global) συμβόλων. Το main είναι εκεί που ο trap.handler θα καλέσει τον κώδικα μας, και πρέπει να έχει αυτό ακριβώς το όνομα (όπως και στην C) και να είναι καθολικό σύμβολο, για να μπορεί να το βρίσκει ο linker που θα "συνενώσει" τον trap.handler με τον δικό μας κώδικα.
- Η γραμμή main: ορίζει την ετικέτα main σαν τη διεύθυνση μνήμης όπου θα τοποθετηθεί αυτό που ακολουθεί ακριβώς μετά --στην περίπτωσή μας η πρώτη εντολή (addi) του προγράμματός μας.
- Μετά το main: ακολουθούν οκτώ εντολές στη γλώσσα Assembly του MIPS: έξι εντολές πρόσθεσης (add ή addi), μία εντολή αφαίρεσης (sub), και μία εντολή άλματος (j).
- Η εντολή άλματος j main, που είναι η τελευταία εντολή του προγράμματός μας, λέει στον επεξεργαστή να εκτελέσει σαν επόμενη εντολή την εντολή που βρίσκεται στη διεύθυνση μνήμης main, δηλαδή την πρώτη εντολή (addi) του προγράμματός μας. Αυτό δημιουργεί έναν άπειρο βρόχο: οι 8 αυτές εντολές του προγράμματός μας θα εκτελούνται συνεχώς, επ' άπειρο· ένα κανονικό πρόγραμμα, φυσικά, δεν πρέπει να κάνει κάτι τέτοιο, αλλά εδώ δεν πρόκειται γιά κανονικό πρόγραμμα....

## **Άσκηση 1.6: Τρέξιμο του SPIM**

Ξεκινήστε το **xspim** με τον τρόπο που είπαμε παραπάνω, στην §1.4. Στο **τρίτο** (δηλ. μεσαίο) παράθυρο του SPIM βλέπετε τα περιεχόμενα της μνήμης του υπό προσομοίωση υπολογιστή, ξεκινώντας από τη διεύθυνση 00400000 δεκαεξαδικό. Πρόκειται γιά την περιοχή εκείνη της μνήμης (text segments) όπου ο SPIM αποθηκεύει τις εκτελέσιμες **εντολές**, σε αντίθεση με τα δεδομένα στη μνήμη (data segments), που φαίνονται στο τέταρτο παράθυρο --εμείς δεν θα ασχοληθούμε με δεδομένα στη μνήμη σε αυτή την άσκηση. Φαρδύνετε αρκετά το παράθυρο του SPIM γιά να μπορείτε να βλέπετε ολόκληρες τις εντολές, μαζί με τα σχόλια που τις συνοδεύουν (επίσης, μεγαλώστε κατακόρυφα το τρίτο παράθυρο, κουνόντας το μικρό τετραγωνάκι κάτω δεξιά του).

Στις διευθύνσεις 00400000 έως 0040001c (δεκαεξαδικό) υπάρχουν 8 "παράξενες" εντολές που προέρχονται από το αρχείο trap.handler (η διεύθυνση της κάθε εντολής διαφέρει από αυτήν της προηγούμενης κατά 4 διότι οι εντολές του MIPS έχουν μέγεθος 4 bytes καθεμία). Δεν χρειάζεται να καταλάβετε τι κάνουν αυτές οι εντολές --αρκεί να ξέρετε ότι ρόλος τους είναι να καλέσουν τη διαδικασία (procedure) main, περνώντας της σαν παραμέτρους τα γνωστά από την C argc, argv, και envp, και όταν η διαδικασία αυτή επιστρέψει να καλέσουν τη διαδικασία exit του λειτουργικού συστήματος (system call). Παρακάτω στο ίδιο παράθυρο, ξεκινώντας από τη διεύθυνση 80000080 (δεκαεξαδικό), υπάρχει ο κώδικας του υπό προσομοίωση πυρήνα (kernel) του λειτουργικού συστήματος, που επίσης προέρχεται από το αρχείο trap.handler και που επίσης δεν χρειάζεται να καταλάβετε τι κάνει....

Χρησιμοποιήστε το κουμπί **"load"** στο δεύτερο παράθυρο του SPIM γιά να ζητήστε να φορτωθεί το αρχείο με το παραπάνω πρόγραμμα που γράψατε (π.χ. "ask1.s"). Εναλλακτικά, μπορείτε να καλέσετε τον SPIM λέγοντας "xspim -file ask1.s". Οι εντολές του προγράμματός σας προστίθενται στη μνήμη (text segments), ξεκινώντας από τη διεύθυνση 00400020 (δεκαεξαδικό), δηλαδή αμέσως κάτω από τις 8 "παράξενες" εντολές (00400000 έως 0040001c) που καλούν το main.

Στο πρώτο παράθυρο του SPIM, πάνω αριστερά, φαίνεται το περιεχόμενο του **μετρητή προγράμματος (PC)**. Όποτε ο SPIM είναι σταματημένος --δηλαδή δεν "τρέχει" το πρόγραμμά μας αλλά περιμένει-- το περιεχόμενο του PC είναι η διεύθυνση της επόμενης εντολής που πρόκειται να εκτελεστεί μόλις ξαναξεκινήσουμε την προσομοίωση (δηλαδή η εντολή αυτή δεν έχει "εκτελεστεί" ακόμα). Ο SPIM αρχικοποιεί τον PC σε 00400000 (δεκαεξαδικό), δηλαδή στην αρχή των 8 "παράξενων" εντολών που καλούν το "main".

Χρησιμοποιήστε το κουμπί **"step"** στο δεύτερο παράθυρο του SPIM γιά να ζητήστε *single-stepping* του προγράμματός σας, δηλαδή να εκτελούνται μιά-μιά οι εντολές και να τις βλέπετε. Κάθε φορά που πατάτε το κουμπί "step" μέσα στο υποπαράθυρο "prompt", ο SPIM προσομοιώνει την εκτέλεση μιάς ακόμα εντολής. Παρακολουθήστε ότι μετά από κάθε τέτοια προσομοίωση ο PC έχει αυξηθεί κατά 4 (επειδή οι εντολές του MIPS έχουν μέγεθος 4 bytes καθεμία), δείχνοντας τώρα στην επόμενη εντολή που θα προσομοιωθεί, και η επόμενη αυτή εντολή εμφανίζεται τονισμένη με άλλο χρώμα στο τρίτο παράθυρο του SPIM. Επίσης, η εντολή που μόλις εκτελέστηκε τυπώνεται στο κάτω-κάτω παράθυρο του SPIM.

Μετά την εκτέλεση της 6ης εντολής από το trap.handler, δηλαδή της εντολής `jal main` (jump and link) από τη διεύθυνση 00400014 (δεκαεξαδικό), η εκτέλεση πηγαίνει στη **διεύθυνση 00400020** (δεκαεξαδικό), δηλαδή στο `main` --στο δικό μας πρόγραμμα. Μετά την εκτέλεση της εντολής `addi $16, $0, 10` από τη διεύθυνση 00400020, δηλαδή όταν ο PC είναι 00400024, παρατηρήστε ότι ο καταχωρητής R16 (στο πρώτο παράθυρο, 4η γραμμή, μέση) αλλάζει τιμή και γίνεται 0000000a δεκαεξαδικό, δηλαδή 10 δεκαδικό, όπως έπρεπε, αφού σε αυτόν τον καταχωρητή έγραψε η εντολή που μόλις εκτελέστηκε το αποτέλεσμα της πρόσθεσης του καταχωρητή \$0 (που περιέχει πάντα μηδέν) με τη σταθερή ποσότητα 10 (δεκαδικό).

Καθώς εκτελείτε μιά-μιά τις εντολές του προγράμματός μας, παρακολουθήστε πώς αλλάζουν τα περιεχόμενα **των καταχωρητών R16, R17, και R18**, στο πρώτο παράθυρο του SPIM, στη μέση. Θυμηθείτε ότι τα περιεχόμενα αυτά ο SPIM τα δείχνει στο δεκαεξαδικό σύστημα. Όταν η εκτέλεση φτάσει στην εντολή `j main`, παρατηρήστε ότι ο PC παίρνει ξανά την τιμή 00400020 (δεκαεξαδικό), και ξαναρχίζει η εκτέλεση του ίδιου προγράμματός μας, από την αρχή. Επειδή το πρόγραμμά μας είναι ένας άπειρος βρόχος που δεν επικοινωνεί καθόλου με τον έξω κόσμο --δεν γράφει ή διαβάζει τίποτα από την "κονσόλα"-- αποφύγετε να πατήστε το κουμπί "run" στο δεύτερο παράθυρο, ή το κουμπί "continue" στο υπο-παράθυρο "prompt" του "step", διότι ο προσδομοιωτής "κολλάει", δηλαδή μπαίνει κι αυτός σε άπειρο βρόχο, προσδομοιώνοντας συνεχώς το δικό μας άπειρο βρόχο, οπότε μοναδική λύση είναι να τον διακόψετε ή "σκοτώσετε" με control-C.

### **Τρόπος Παράδοσης:**

Θα παραδώσετε ηλεκτρονικά ένα στιγμιότυπο της οθόνης καθώς τρέχετε το πρόγραμμα "**xspim**" και αυτό βρίσκεται σ' ένα "ενδιαφέρον" ενδιάμεσο σημείο της επιλογής σας. Το στιγμιότυπο θα το πάρετε και θα το παραδώσετε ως εξής:

- Σε μηχανή **LINUX/X-Windows**: χρησιμοποιήστε το πρόγραμμα "xv", και την επιλογή του "Grab" (σας επιτρέπει να καθορίσετε και τον χρόνο που θα περάσει μέχρι να παρθεί το στιγμιότυπο). Επιλέξτε το παράθυρο του xspim, και σώστε την εικόνα σε μορφή JPEG (.jpg), σε αρχείο με το όνομα "**ask1.jpg**".
- Σε μηχανή **Windows**: πατήστε το κουμπί "Print Screen" του πληκτρολογίου, και μετά ανοίξτε το *Microsoft Photo Editor* και κάνετε "paste". Σώστε την εικόνα αυτή σε μορφή JPEG (.jpg), και μεταφέρετε το αρχείο σε μηχανή SPARC με το όνομα "**ask1.jpg**".
- Γιά να παραδώσετε την άσκησή σας, η "παλαιά" διαδικασία είναι να εκτελέστε "`~hy225/bin/submit 1`", από το directory στο οποίο βρίσκεται το αρχείο σας "ask1.jpg" (με αυτό και μόνο το όνομα). Η "παλαιά" αυτή εντολή submit, δουλεύει **μόνο σε πλατφόρμα SPARC/Solaris**, δηλαδή "remotely" από τα μηχανήματα kirkios, levantes, apiliotis, garbis. Δεν πειράζει αν εκτελέστε την εντολή submit περισσότερες από μία φορές --θα παραμείνει το αρχείο της τελευταίας φοράς, αλλά και με την ημερομηνία της τελευταίας φοράς (άρα φροντίστε η τελευταία φορά να μην είναι μετά την προθεσμία παράδοσης). Γιά το υπόλοιπο μάθημα θα υπάρξει "νέα" διαδικασία παράδοσης (βασισμένη στο πρόγραμμα rvadmin), αλλά δεν είναι ακόμα γνωστό αν αυτή θα είναι έτοιμη εγκαίρως γιά αυτή την άσκηση.

[Up to the Home Page of CS-225](#)

© copyright University of Crete, Greece.  
Last updated: 19 Feb. 2008, by [M. Katevenis](#).