

HY-120 - Ψηφιακή Σχεδίαση: Περιγραφή του Μαθήματος

Στόχος του Μαθήματος:

Οι υπολογιστές (τόσο οι αυτόνομοι όσο και οι ενσωματωμένοι σε άλλες μηχανές, όπως αυτοκίνητα, τηλεοράσεις, κλπ), τα δίκτυα (όπως το Internet), και οι τηλεπικοινωνίες (τηλέφωνα, κινητά, ασύρματοι, κλπ) είναι όλα κατασκευασμένα, σήμερα πιά, από μικροηλεκτρονικά chips που στην συντριπτική τους πλειοψηφία είναι **ψηφιακά**. Αυτό το μάθημα μιλάει γιά τα ψηφιακά συστήματα – γιά τη βάση δηλαδή όλης της σύγχρονης τεχνολογίας της πληροφορίας.

Ο στόχος του μαθήματος είναι να διδάξει στη νέα φοιτήτρια και το νέο φοιτητή των υπολογιστών το τι είναι ψηφιακό κύκλωμα, τις βασικές και απαραίτητες έννοιες και στοιχεία της ψηφιακής σχεδίασης, και πώς με αυτά μπορεί να φτιάξει κανείς ένα σημαντικό και κεντρικό παραδειγμα ψηφιακού κυκλώματος: έναν απλούστατο υπολογιστή. Βέβαια, ο υπολογιστής που θα φτιάξουμε σε αυτό το πρώτο μάθημα θα είναι υπεραπλουστευμένος (γι' αυτό και εξαιρετικά αργός) αλλά παρ' όλα αυτά θα είναι ένας υπολογιστής!

Η συνέχεια του μαθήματος αυτού είναι το μάθημα "[Οογάνωση Υπολογιστών](#)" (HY-225), στο εαρινό εξάμηνο του 2ου έτους, όπου ο φοιτητής θα ακούσει γιά το πώς είναι οι πραγματικοί σημερινοί υπολογιστες (όχι οι εδώ υπεραπλουστευμένοι), πώς είναι η γλώσσα μηχανής τους, η κατασκευή του επεξεργαστή και της μνήμης τους, και πώς λειτουργεί η επικοινωνία τους με τον έξω κόσμο. Το παρόν μάθημα (HY-120) και το HY-225 είναι τα δύο μαθήματα "κορδού" (υποχρεωτικά) του Τμήματός μας στην περιοχή του υλικού (hardware) των υπολογιστών και εν γένει των ψηφιακών συστημάτων, και διδάσκουν όσα όλοι οι απόφοιτοι πληροφορικής πρέπει να ξέρουν από αυτή την περιοχή, σαν ελάχιστη βασική γνώση. Γιά αυτούς που επιθυμούν να μάθουν περισσότερα γύρω από το υλικό (hardware), υπάρχουν τα μαθημάτα [επλογής](#):

- [HY-220](#) "Εργαστήριο Ψηφιακών Κυκλωμάτων" (ακολουθεί το 120, δεν προϋπ. το 225),
- [HY-425](#) "Αρχιτεκτονική Υπολογιστών" (προϋποθέτει το HY-225), και
- [HY-428](#) "Εργαστήριο Ενσωματωμένων Επεξεργαστών" (προϋποθέτει το HY-225),

Περιεχόμενο του Μαθήματος:

- **Μάθημα Κορδού** Επιστήμης Υπολογιστών (δηλ. υποχρεωτικό).
- Διδακτικές Μονάδες: **Οκτώ (8) ECTS**.
- **Προαπαιτούμενα:** Κανένα.
Περιεχόμενο:
- **Εισαγωγή:** ταχεία επανάληψη των ηλεκτρικών κυκλωμάτων· διακόπτες και οι λογικές πράξεις KAI-Η-OXI· πολύπλεξη και η δομή της μνήμης (αρχικά της ROM· συνδυασμοί και αποκωδικοποίηση· αντιστροφή ενός αποκωδικοποιητή δένδρου ηλεκτρονόμων γιά το σχηματισμό ενός πολυπλέκτη· αναλογικά και ψηφιακά συστήματα, πλεονεκτήματα και εφαρμογές των ψηφιακών συστημάτων· απλά κυκλώματα με ηλεκτρονόμους (relays), ανάδραση και μνήμη).
- **Συνδυαστικά Κυκλώματα:** πράξεις AND-OR-NOT, πίνακες αληθείας, παραδείγματα, λογικές πύλες και IC chips, Άλγεβρα Boole, διαγράμματα Venn, χάρτες Karnaugh και απλοποίηση.
- **Δυαδικοί Ακέραιοι Αριθμοί και Προσαφαιρέσεις:** πλήθος συνδυασμών και δυαδική αρίθμηση, μη προσημασμένοι ακέραιοι, δυαδική πρόσθεση, συνδυαστικά κυκλώματα αθροιστή. Πολλαπλασιασμός / διαίρεση / υπόλοιπο με δυνάμεις του 2, δηλ. επιλογή πεδίων από bits. Προσημασμένοι αριθμοί: συστροφή (wrap-around), αναπαράσταση σε συμπλήρωμα ως προς 2, προσημασμένη πρόσθεση, ο αντίθετος ενός αριθμού, κύκλωμα αθροιστή/ αφαιρέτη.
- **Μνήμη:** ανάδραση, ασταθή και δισταθή κυκλώματα, ταλαντωτές· μανταλωτές (latches) τύπων RS και D, μονόμπιτοι και πολύμπιτοι RAM, οργάνωση κατά λέξεις και κατά bits, διευθύνσεις και αποκωδικοποίηση διευθύνσεων.

- Ακολουθιακά Κυκλώματα:** αναχρησιμοποίηση υλικού, ανάγκη σημάτων χρονισμού, διφασικά ρολόγια, παραδείγματα (μετρητής, ολίσθηση, μεταφορά καταχωρητών), flip-flops αφέντη-σκλάβου.
- Datapath:** καταχωρητές, πολυπλέκτες, ALU's, παραδείγματα απλών datapaths· τρικατάστατοι οδηγητές, λεωφόροι (buses)· μνήμες SRAM, έλεγχος εγγραφής και ενεργοποίηση εξόδου, κατασκευή μεγαλυτέρων μνημών από πολλαπλά chips SRAM.
- Ένας απλός Επεξεργαστής:** παραδείγμα datapath ενός απλού επεξεργαστή με ένα συσσωρευτή, γλώσσα μηχανής και assembly του απλού επεξεργαστή & παραδείγματα προγραμμάτων assembly: σειριακός κώδικας, διακλαδώσεις και βρόχοι, έμμεσες προσπελάσεις και πίνακες.
- FSM και Έλεγχος:** μηχανές πεπερασμένων καταστάσεων (FSM) και παραδείγματα: ελεγκτής σημάτων κυκλοφορίας, δέκτης σειριακής επικοινωνίας, η FSM ελέγχου του απλού επεξεργαστή.
- Τεχνολογία:** ολοκληρωμένα κυκλώματα, κόστος, ταχύτητα, κατανάλωση, και παράγοντες που τα επηρεάζουν.

Εργαστήριο:

Το μάθημα περιλαμβάνει εβδομαδιαίες δίωρες εργαστηριακές ασκήσεις με χρήση breadboard, διακοπτών, LED, ηλεκτρονόμων, chips (TTL, CMOS), και ενός απλού datapath ενός υπολογιστή τύπου συσσωρευτή με δύο χωριστές μνήμες (εντολών, δεδομένων) και πλήθος ενδείκτικων λυχνιών 7-segment για την παρακολούθηση της κατάστασής του, το οποίο οι φοιτητές μετατρέπουν σε στοιχειώδη υπολογιστή υλοποιώντας τον έλεγχό του στο breadboard.

- Υπάρχουν 13 δίωρες εργαστηριακές ασκήσεις, **μία ανά εβδομάδα** (εργαστήρια 0 έως και 12).
- Οι ασκήσεις είναι **ατομικές**: κάθε φοιτητής εργάζεται μόνος.
- Κάθε εργαστηριακό τμήμα περιλαμβάνει **έως 13 φοιτητές** και εποπτεύεται και βαθμολογείται από ένα βοηθό - μπτπ. φοιτητή.
- Υπάρχουν 24 **εργαστηριακά τμήματα**. Στο εργαστήριο χωρούν έως δύο τμήματα ταυτόχρονα.
- Κάθε φοιτητής παραμένει **στο ίδιο** εργαστηριακό τμήμα καθ' όλο το εξάμηνο.
- Χώρος Εργαστηρίου:** Αίθουσα **A109**.
- Ελεύθερες Ήρες Εργαστηρίου:** κάθε Δευτέρα και Τρίτη, από 10 π.μ. έως 6 μ.μ., ο χώρος του εργαστηρίου παραμένει ανοικτός και διαθέσιμος για οιοδήποτε φοιτητή του μαθήματος (μέχρι μεγίστου 30 κάθε φορά) επιθυμεί να προετοιμαστεί (ελεύθερα και χωρίς βαθμολόγηση) πριν το κανονικό του δίωρο εργαστήριο της βδομάδας (όπου βαθμολογείται). Συνιστάται να κάνουν χρήση της ελεύθερης αυτής προετοιμασίας κυρίως οι πρωτοετείς φοιτητές που αισθάνονται λιγότερο εξοικειωμένοι, από το Γυμνάσιο-Λύκειο, με τα ηλεκτρικά κυκλώματα ή με εργασία σε εργαστήριο.
- Κάθε άσκηση από την 1 ως την 12 **βαθμολογείται** ως προς την κατανόηση της σχετικής θεωρίας, προετοιμασία, εκτέλεση, και ποιότητα· η άσκηση 0 είναι εισαγωγική και δεν βαθμολογείται. Απουσία από μιάν άσκηση βαθμολογείται με μηδέν. Λόγω του πλήθους των φοιτητών και των τμημάτων **δεν** υπάρχει δυνατότητα αναπλήρωσης χαμένης άσκησης σε άλλη μέρα ή ώρα. Όμως, ο τελικός βαθμός εργαστηρίου προκύπτει σαν ο μέσος δύος **των 11 καλύτερων** βαθμών ασκήσεων, άρα μέχρι μία απουσία εργαστηρίου το εξάμηνο δεν έχει συνέπειες (συμφέρει πάντως να μην απουσιάσετε στα σημαντικά εργαστήρια, που έχουν υψηλότερο συντελεστή βάρους βαθμολογίας –λεπτομέρειες παρακάτω, στην ενότητα "Βαθμολογία").
- Όλοι ανεξαιρέτως οι εγγεγραμμένοι στο μάθημα υποχρεούνται να συμμετάσχουν στα εργαστήρια, ανεξαρτήτως τυχόν παλαιότερης εγγραφής στο μάθημα. **Κανείς βαθμός εργαστηρίου από προηγούμενα έτη δεν μεταφέρεται.**

Ευχαριστούμε το Ινστιτούτο Πληροφορικής του ΙΤΕ, και ιδιαίτερα τους Μιχαήλ Λυγεράκη και Γεώργιο Καλοκαρινό, γιά τη σχεδίαση και μεγάλο μέρος της κατασκευής του εργαστηριακού εξοπλισμού του μαθήματος.

Επίσης ευχαριστούμε την εταιρεία [Altera \(University Program\)](#) γιά τη δωρεά υλικών αξίας 10.000 Ευρώ στο εργαστήριο του μαθήματος.

We deeply appreciate [Altera University Program](#)'s donation of 10 thousand Euro worth of hardware to this course's lab.



Βιβλία:

Οι φοιτητές του μαθήματος έχουν επιλογή ανάμεσα στα εξής δύο ή τρία βιβλία (το τρίτο βιβλίο, Brown-Vranesic, μοιάζει να το απέσυρε ο εκδότης του από τον "Εύδοξο"):

- John Wakerly: "Ψηφιακή Σχεδίαση: Αρχές και Πρακτικές", τρίτη έκδοση, Prentice Hall (2001), Ελληνική μετάφραση: εκδόσεις Κλειδάριθμος (2002), ISBN 960-209-728-0. [Σύγγραμμα αριθμός 13946 στο σύστημα "Εύδοξος": <https://service.eudoxus.gr/search/#a/id:13946/0>]
- M. Morris Mano, Michael D. Ciletti: "Ψηφιακή Σχεδίαση", 5η έκδοση, Αγγλικό πρωτότυπο: Prentice Hall (2012 - ISBN-13: 9780132774208), Ελληνική μετάφραση: εκδόσεις Παπασωτηρίου (2013), ISBN 978-960-491-084-7. [Σύγγραμμα αριθμός 41963432 στο σύστημα "Εύδοξος": <https://service.eudoxus.gr/search/#a/id:41963432/0>]
- Stephen Brown, Zvonko Vranesic: "Σχεδίαση Ψηφιακών Συστημάτων με τη Γλώσσα VHDL", McGraw Hill (2000), Ελληνική μετάφραση: Εκδόσεις Τζιόλα (2001), ISBN 960-8050-50-2. [Σύγγραμμα αριθμός 9534 στο σύστημα "Εύδοξος": <https://service.eudoxus.gr/search/#a/id:9534/0>]

Ο διδάσκων έχει μάλιστα ελαφρά προτίμηση στο πρώτο από τα παραπάνω βιβλία (του Wakerly), λόγω μεγαλύτερης ευρύτητας ύλης και βαθύτερης/ωριμότερης παρουσίασης (ενώ μερικοί άλλοι γνωστοί του προτιμούν εκείνο του Mano). πάντως, και τα τρία βιβλία είναι πολύ καλά. Γιά εμάς εδώ στο Παν. Κρήτης και στο ΙΤΕ-ΙΠ, το δεύτερο βιβλίο (του Mano) έχει το πλεονέκτημα ότι χρησιμοποιεί τη γλώσσα Verilog που και εμείς χρησιμοποιούμε (σε άλλα μαθήματα και στην έρευνά μας), έναντι της VHDL των άλλων δύο.

Και τα τρία βιβλία καλύπτουν τα περισσότερα θέματα του μαθήματος, εκτός –κυρίως– τους ηλεκτρονόμους, τα διφασικά όρλογια, και αρκετά παραδείγματα που θα χρησιμοποιήσουμε –ιδιαίτερα το παράδειγμα απλού επεξεργαστή του μαθήματος. Από την άλλη, το μάθημα δεν περιλαμβάνει μερικά από τα θέματα στα βιβλία. Επίσης, το μάθημα θα επιμείνει λιγότερο απ' όσο τα βιβλία σε αρκετά ειδικευμένα θέματα, που είναι λιγότερο χρήσιμα στο γενικό ακροατήριο του μαθήματος, και που διδάσκονται στο HY-220 ή άλλον. Γιά τους λόγους αυτούς, συνιστάται ένθερμα στους εγγεγραμμένους φοιτητές να παρακολουθούν ανελλειπώς τις διαλέξεις του μαθήματος, οι οποίες πιστεύεται ότι θα τους βοήθησουν σημαντικά περισσότερο απ' όσο τα βιβλία στην κατανόηση των εννοιών και της χρήσης τους. Σημαντικό βοήθημα θα αποτελέσουν και οι λεπτομερείς εκφωνήσεις των εργαστηριακών ασκήσεων.

Πρόγραμμα Διδασκαλίας, Εξέτασης Προόδου:

- **Εβδομαδιαία:** Δευτέρες - Τετάρτες 12:15 - 2:00 και Παρασκευές, 11:15 - 1:00 στο Αμφιθέατρο Β. Αρκετές από τις εβδομάδες του εξαμήνου θα περιλαμβάνουν τρία δίωρα διαλέξεων (ΔεΤεΠα), ενώ άλλες θα περιλαμβάνουν μόνο δύο δίωρα –συχνά Δευτέρες και Τετάρτες, ή και άλλους συνδυασμούς. Το ακριβές πρόγραμμα ημερών διαλέξεων θα ανακοινώνεται συνήθως 1-2 βδομάδες νωρίτερα.
- Πέρισσος (Φθινόπ. 2013) το μάθημα είχε **βιντεοσκοπηθεί**, και τα σχετικά video διατίθενται στον ιστότοπο: elearn.uoc.gr/course/view.php?id=232 (δεν χρειάζεται password: μπορείτε να μπείτε σαν "επισκέπτης" (αλλά επίσης μπορείτε να μπείτε και με το password σας του Πανεπιστημίου)). Φέτος, το μάθημα θα είναι πολύ παρόμοιο με περίσσου, άρα μπορείτε να χρησιμοποιήσετε τα video αυτά. Μία ιδέα είναι, ιδιαίτερα όσοι φοιτητές δυσκολεύονται περισσότερο, να τα παρακολουθούν **πριν** από το μάθημα, και στο μάθημα να ζητούν από τον διδάσκοντα να εξηγήσει ιδιαίτερα όσα σημεία βρήκαν δυσκολότερα στην κατανόηση.
- **Διαγνωσιμός Προόδου:** Σάββατο 8 Νοεμβρίου 2014, ώρα 12:10 - 14:00 (βδομάδα 7) – μάλλον. Η συμμετοχή των φοιτητών είναι υποχρεωτική κατά την έννοια ότι ο βαθμός αυτής της εξέτασης πάντα μετράει –χωρίς όμως να υπάρχει ελάχιστο όριο αυτού του βαθμού που να απαιτείται γιά να περάσει ο φοιτητής το μάθημα.

Βαθμολογία:

- **30 %** από τον (φετεινό) μέσο βάθμο **εργαστηρίου**, αρκεί αυτός να είναι τουλάχιστο τέσσερα (4.0) [κανείς βαθμός εργαστηρίου από προηγούμενα έτη δεν μεταφέρεται],
- **20 %** από τον βαθμό του διαγωνισμού **Προόδου**, και
- **50 %** από τον βαθμό **τελικής εξέτασης** (Α' ή Β' περιόδου), αρκεί αυτός να είναι τουλάχιστο τρισήμισυ (3.5).

Βαθμός εργαστηρίου κάτω του 4.0 ή βαθμός τελικής εξέτασης κάτω του 3.5 προκαλεί αποτυχία στο μάθημα. Οι εξετάσεις (προόδου & τελική) είναι με κλειστές σημειώσεις. Κάθε αντιγραφή τιμωρείται αυστηρά. Συνιστάται ένθερμα στους εγγεγραμμένους στο μάθημα να διαβάζουν το μάθημα **καθ' όλη τη διάρκεια του εξαμήνου** –όχι μόνο κατά την εξέταστική περίοδο– και να το περάσουν κατά την Α' εξέταστική περίοδο –η εμπειρία του διδάσκοντα δείχνει ότι τα μαθήματα περνιούνται πολύ ευκολότερα τότε, όταν η ύλη είναι ακόμη φρέσκια στη μνήμη. Ο μέσος όρος βαθμών εργαστηρίου υπολογίζεται με συντελεστές βάρους, διαφορετικούς για διάφορα εργαστήρια:

- 0.5 γιά το εργαστήριο 1,
- 0.7 γιά το εργαστήριο 2,
- 0.8 γιά το εργαστήριο 3,
- 1.0 γιά τα εργαστήρια 4 και 5,
- 0.9 γιά τα εργαστήρια 6, 7, 8,
- 1.2 γιά το εργαστήριο 9,
- 1.3 γιά το εργαστήριο 10,
- 1.4 γιά τα εργαστήρια 11 και 12.

Ο ακριβής τύπος υπολογισμού των μέσουν βαθμού εργαστηρίων είναι: Άθροισμα($W_i * B_i$) για i=1..12, μείον Minimum($W_i * B_i$) για i=1..12, και όλο διά έντεκα (11.0), όπου W_i είναι ο συντελεστής βάρους του εργαστηρίου i, και B_i είναι ο βαθμός του εργ. i. Επομένως συμφέρει να μην απουσιάζετε κατά τα εργαστήρια με μεγαλύτερο συντελεστή βάρους.

Διδάσκων, Βοηθοί:

- **Μανόλης Γ.Η. Κατεβαίνης**, Καθηγητής, Τμ. Επ. Υπολογιστών, Πανεπ. Κρήτης: Διδάσκων - ηλ-ταχ: kateveni - Ωρες Γραφείου: ΔεΤε 10:00 - 11:20 - Γραφείο: K329 - Τηλέφωνο: 2810.39.3564
- Νικόλαος Κρασσάς, μέλος ΕΤΕΠ, Τμ. Επ. Υπολογιστών, Πανεπ. Κρήτης: Υπεύθυνος Εξοπλισμού Εργαστηρίου - ηλ-ταχ: nkrassas - Γραφείο: B217 - Τηλέφωνο: 2810.39.3595
- Μαρία Σταυρακάκη, μέλος ΕΔΙΠ, Τμ. Επ. Υπολογιστών, Πανεπ. Κρήτης: συντονισμός εργαστηρ. τμημάτων και τήρηση αρχείων του μαθήματος - ηλ-ταχ: mariast - Γραφείο: E208 - Τηλέφωνο: 2810.39.3503
- Εμμανουήλ Α. Νεονάκης, Ηλεκτρολόγος Μηχανικός, Επισκέπτης Τμ. Επ. Υπολογ.: Συνδρομή σε Ελεύθερες ώρες Εργαστηρίου και Επιπλέον Εραστηριακές Ασκήσεις.
- **Βοηθοί** - Μεταπτυχιακοί Φοιτητές, Τμ. Επ. Υπολογιστών, Πανεπ. Κρήτης:
 - Βαρδάκης, Γεώργιος – vardakis
 - Βελεγράκης, Ιωάννης – jveleg
 - Κωνσταντινίδης, Γεώργιος – georcon
 - Νικολαΐδης, Φώτης – fnikol
 - Ντεγιάννης, Δημήτριος – deyannis
 - Παπαγεωργίου, Σπύρος – spapageo
 - Παπαδάκης, Γεώργιος – gpapad
 - Παπούλας, Χρήστος – papoulas
 - Πούλιος, Δημήτριος – droulios
 - Ρουμπελάκη, Άννα – aroumpelaki
 - Σφακιανάκης, Ιωάννης – jsfakian
 - Τζαμούσης, Ευριπίδης – tzamusis

Ηλεκτρονική Επικοινωνία:

- Ιστοσελίδα μαθήματος: <http://www.csd.uoc.gr/~hy120/>
- Κατάλογος ηλ-ταχ. βοηθών και διδάσκοντα: hy120_παπάκι csd.uoc.gr
- Κατάλογος ηλ-ταχ. φοιτητών, βοηθών, και διδάσκοντα: hy120-list παπάκι csd.uoc.gr
Εγγραφείτε στέλνοντας e-mail στο majordomo παπάκι csd.uoc.gr που να περιέχει στο σώμα του μηνύματος (όχι στο θέμα) τη γραμμή "subscribe hy120-list". Ο κατάλογος αυτός θα χρησιμοποιηθεί κυρίως γιά τους φοιτητές μεγαλυτέρων ετών του μαθήματος, για δε τους φοιτητές 1ου έτους αργότερα κατά το εξάμηνο, αφού αποκτήσουν λογαριασμού ηλεκτρονικού ταχυδρομείου στο Τμήμα.