



ΠΑΝΕΠΙΣΤΗΜΙΟ ΚΡΗΤΗΣ
ΣΧΟΛΗ ΘΕΤΙΚΩΝ ΚΑΙ ΤΕΧΝΟΛΟΓΙΚΩΝ ΕΠΙΣΤΗΜΩΝ
ΤΜΗΜΑ ΕΠΙΣΤΗΜΗΣ ΥΠΟΛΟΓΙΣΤΩΝ

Πανεπιστημιούπολη Βουτών, 70013 Ηράκλειο Κρήτης (Τ.Θ. 2208)
Τηλ: 2810 393500, Fax: 2810 393501
Email: csd@csd.uoc.gr, URL: <http://www.csd.uoc.gr>

Συγκρότηση Εκλεκτορικού Σώματος για την πλήρωση μιας θέσης στην βαθμίδα του Επίκουρου Καθηγητή με γνωστικό αντικείμενο «Αρχιτεκτονική και Υλοποίηση Επεξεργαστών και Υπολογιστικών Συστημάτων».

Η Γενική Συνέλευση-του Τμήματος Επιστήμης Υπολογιστών του Πανεπιστημίου Κρήτης στη συνεδρίασή της την 19η/10/2021 συγκρότησε, βάσει του Ν.4485/2017 άρθρο 84 παρ.19 περί του οργάνου συγκρότησης εκλεκτορικών σωμάτων, και σύμφωνα με τις διατάξεις του Ν4009/11 όπως έχει τροποποιηθεί με το άρθρο 70 του Ν4386/2016 και με το άρθρο 4 του Ν4405/2016, και σύμφωνα με την Υπουργική Απόφαση Φ.122.1/6/14241/Ζ2 (ΦΕΚ 225/τ. Β/31-1-2017), το Εκλεκτορικό Σώμα για την πλήρωση μιας θέσης στην **βαθμίδα του Επίκουρου Καθηγητή στο Τμήμα Επιστήμης Υπολογιστών στον Τομέα Αρχιτεκτονικής Συστημάτων με γνωστικό αντικείμενο «Αρχιτεκτονική και Υλοποίηση Επεξεργαστών και Υπολογιστικών Συστημάτων»** (προκήρυξη θέσης: 4979/30-3-2021, ΦΕΚ1447/τ.Γ'/30-06-2021, Κωδικός ΑΠΕΛΛΑ: **APP22780**).

Η σύνθεση του εκλεκτορικού σώματος έχει ως εξής:

Τακτικά Εσωτερικά Μέλη (Καθηγητές του Τμήματος)

A/A	Όνοματεπώνυμο	Κωδικός ΑΠΕΛΛΑ	Βαθμίδα	ΑΕΙ/Σχολή	Τμήμα	ΦΕΚ Διορισμού	Γνωστικό Αντικείμενο Διορισμού	Επιστημονικό – Διδακτικό-Ερευνητικό Αντικείμενο	Ιστότοπος Βιογραφικού
1	Κατεβαίνης Εμμανουήλ	5775	Καθηγητής Α' Βαθμίδας	Πανεπιστήμιο Κρήτης, Σχολή Θετικών Επιστημών	Τμήμα Επιστήμης Υπολογιστών	41/13-3-1996 τ. ΝΠΔΔ	Αρχιτεκτονική Υπολογιστών και Υλοποίηση με χρήση Ολοκλήρωσης Πολύ Μεγάλης Κλίμακας (VLSI)	Αρχιτεκτονική Μεταγωγών Πακέτων, Αρχιτεκτονική Δικτύων Υψηλών Ταχυτήτων, Αρχιτεκτονική Υπολογιστών, Συστήματα VLSI	http://users.ics.forth.gr/~kateveni/
2	Μπίλας Αγγελος	18041	Καθηγητής Α' Βαθμίδας	Πανεπιστήμιο Κρήτης Σχολή Θετικών και Τεχνολογικών Επιστημών	Τμήμα Επιστήμης Υπολογιστών	75/31-1-2012, τ. Γ	Λογισμικό Συστημάτων	Συστήματα Υπολογιστών, Λογισμικό Συστημάτων, Αρχιτεκτονική Υπολογιστών, με έμφαση τα τελευταία χρόνια σε Συστήματα Αποθήκευσης Δεδομένων (Storage Systems) και Εξυπηρετητές Κέντρων Δεδομένων (Datacenter Servers).	http://users.ics.forth.gr/~bilas/
3	Μαρκάτος Ευάγγελος	4137	Καθηγητής Α' Βαθμίδας	Πανεπιστήμιο Κρήτης Σχολή Θετικών και Τεχνολογικών Επιστημών	Επιστήμης Υπολογιστών	89/30-3-2006 τ. ΝΠΔΔ	Λογισμικό Συστημάτων	Συστήματα και Τεχνολογίες για το Διαδίκτυο, Παγκόσμιος Ιστός, Συστήματα τύπου GRID, Ομότιμα Δίκτυα και Εφαρμογές, Παράλληλα και Κατανεμημένα Συστήματα, Λειτουργικά Συστήματα, Αρχιτεκτονική Υπολογιστών.	http://users.ics.forth.gr/~markatos/

4	Μαγκούτης Κωνσταντίνος	22579	Αναπληρωτής Καθηγητής	Πανεπιστήμιο Κρήτης Σχολή Θετικών και Τεχνολογικών Επιστημών	Επιστήμης Υπολογιστών	304/7-3-2019, τ.Γ	Κλιμακώσιμα Κατανεμημένα Συστήματα και Υπηρεσίες Δεδομένων	Κλιμακώσιμα υπολογιστικά συστήματα, στις υπηρεσίες δεδομένων, και στην βελτίωση της απόδοσης, διαθεσιμότητας και διαχειρισιμότητας κατανεμημένων συστημάτων λογισμικού.	https://www.sd.uoc.gr/~magoutis/
5	Τσακαλίδης Παναγιώτης	4141	Καθηγητής Α' Βαθμίδας	Πανεπιστήμιο Κρήτης, Σχολή Θετικών Επιστημών	Τμήμα Επιστήμης Υπολογιστών	130/25-2-2010, τ. Γ'	Επεξεργασία Σήματος και Τηλεπικοινωνίες	Τηλεπικοινωνιακά Συστήματα, Στατιστική Επεξεργασία Σημάτων, Συστήματα Πολυμέσων, και Ανάλυση μη-Γκαουσιανών Χρονοσειρών, Αραιές αναπαραστάσεις, τεχνικές ελάττωσης διάστασης και αρχιτεκτονικές βαθιάς μάθησης για την ανάπτυξη μεθόδων μη-εποπτευόμενης μάθησης, κωδικοποίησης και ανάλυσης δεδομένων σε εφαρμογές αστροφυσικής, παρατήρησης γης και βιολογίας	http://users.ics.forth.gr/~tsakalid/

Τακτικά Εξωτερικά Μέλη

A/A	Όνοματεπώνυμο	Κωδικός ΑΠΕΛΛ Α	Βαθμίδα	ΑΕΙ/Σχολή	Τμήμα	ΦΕΚ Διορισμού	Γνωστικό Αντικείμενο Διορισμού	Επιστημονικό – Διδακτικό-Ερευνητικό Αντικείμενο	Ιστότοπος Βιογραφικού
1	Πνευματικάτος Διονύσιος	18599	Καθηγητής Α' Βαθμίδας	Εθνικό Μετσόβιο Πολυτεχνείο (ΕΜΠ)	Σχολή Ηλεκτρολόγων Μηχανικών και Μηχανικών Υπολογιστών	929/18-11-2009/τ.Γ - 1643/τ.Γ'/2 3.09.2019(μ ετακίνηση)	Αρχιτεκτονική Υπολογιστών	Αρχιτεκτονική Υπολογιστών, με έμφαση σε τεχνικές υψηλών επιδόσεων και χαμηλής κατανάλωσης/ισχύος, παράλληλες/πολυπύρινες αρχιτεκτονικές, αναδιατάσσιμα συστήματα, μεθόδους αξιοπιστίας και ανοχής σε σφάλματα, εργαλεία σχεδίασης και προσομοίωσης, καθώς και εξειδικευμένες αρχιτεκτονικές για επιτάχυνση εφαρμογών (δικτυακής επεξεργασίας, βιοπληροφορικής, κ.α.).	https://www.w.ece.ntua.gr/gr/staff/474
2	Ευθυμίου Αριστείδης	3224	Μόνιμος Επίκουρος Καθηγητής	Πανεπιστήμιο Ιωαννίνων, Πολυτεχνική Σχολή	Τμήμα Μηχανικών Ηλεκτρονικών Υπολογιστών και Πληροφορικής	1253/31-12-2010 τ.Γ' ΦΕΚ ΜΟΝΙΜΟΠ ΟΙΗΣΗΣ 479/25-5-15 τ. Γ'	Αρχιτεκτονική Υπολογιστών	Μικροαρχιτεκτονική υπολογιστικών συστημάτων, σχεδίαση ψηφιακών συστημάτων και κυκλωμάτων VLSI.	https://vcas.cs.uoi.gr/el/people-el/faculty/efthym/
3	Κοζυράκης Χριστόφορος	6966	Καθηγητής Α' Βαθμίδας	Stanford University	Electrical Engineering and Computer Science		Επιστήμη Υπολογιστών, Μηχανική Υπολογιστών, Ηλεκτρολόγος Μηχανικός	Resource efficient cloud computing, energy efficient compute and memory systems for emerging workloads, and scalable operating systems	https://web.stanford.edu/~kozyraki/

4	Moshovos Andreas	7924	Καθηγητής Α' Βαθμίδας	University of Toronto	Department of Electrical and Computer Engineering		Electrical and Computer Engineering , Computer Science, Computer Architecture	Design of performance-, energy-, and/or cost- optimized computing engines for various applications domains. High-performance general-purpose systems. Highly-specialized computing engines for Deep Learning.	https://www.eecg.utoronto.ca/~moshovos/000/doku.php
5	Γκιζόπουλος Δημήτριος	18398	Καθηγητής Α' Βαθμίδας	Εθνικό και Καποδιστριακό Πανεπιστήμιο Αθηνών, Σχολή Θετικών Επιστημών	Πληροφορικής και Τηλεπικοινωνιών	1020/Γ/09- 10-2015	Αρχιτεκτονική Υπολογιστών	Computing systems reliability assessment at the microarchitecture level (for CPUs, GPUs and other accelerators), the investigation of the voltage and frequency limits of modern CPUs hardware for energy efficiency and performance boosting, and the silicon debug/validation of complex microprocessor architectures	http://cgi.di.uoa.gr/~dgizop/
6	Παπαευσταθίου Ιωάννης	1625	Αναπληρωτής Καθηγητής	Αριστοτέλειο Πανεπιστήμιο Θεσσαλονίκης,	Τμήμα Ηλεκτρολόγων Μηχανικών και Μηχανικών Υπολογιστών	Γ' 470/27.04.2 018	Σχεδίαση Υλικού Υπολογιστικών Συστημάτων	Αρχιτεκτονική και την σχεδίαση καινοτόμων συστημάτων υπολογιστών, με έμφαση σε συσκευές επεξεργασίας δικτυακών δεδομένων ή πολυμέσων με χαμηλή κατανάλωση ισχύος, όπως τα δίκτυα αισθητήρων καθώς και στην ασφάλεια δικτύων	http://ee.aut.gr/school/faculty-staff/electronics-computers-department/ioannis-papaefstathiou/

Αναπληρωματικά Εσωτερικά Μέλη (Καθηγητές του Τμήματος)

Επειδή τα μέλη του Εσωτερικού Μητρώου με ίδιο ή συναφές γνωστικό αντικείμενο δεν επαρκούν για την συμπλήρωση των αναπληρωματικών μελών, τα αναπληρωματικά μέλη συμπληρώνονται από καθηγητές με ίδιο ή συναφές γνωστικό αντικείμενο από το Εξωτερικό Μητρώο του Τμήματος βάσει της παρ. 2 άρθρο 2 της Υ.Α. αριθμ. Φ.122.1/6/14241/Ζ2 (ΦΕΚ 225/τΒ/31-1-2017) και τις διατάξεις του άρθρου 70 παρ. 3β του Ν.4386/2016.

A/ A	Όνοματεπώνυμο	Κωδικός ΑΠΕΛ ΛΑ	Βαθμίδα	ΑΕΙ/Σχολή	Τμήμα	ΦΕΚ Διορισμού	Γνωστικό Αντικείμενο Διορισμού	Επιστημονικό – Διδακτικό-Ερευνητικό Αντικείμενο	Ιστότοπος Βιογραφικού
1	Σερπάνος Δημήτριος	18500	Καθηγητής Α' Βαθμίδας	Πανεπιστήμιο Πατρών, Πολυτεχνική Σχολή	Ηλεκτρολόγων Μηχανικών και Τεχνολογίας Υπολογιστών	300/16-12- 2004 τ.Ν.Π.Δ.Δ.	Τεχνολογία Υλικού	Αρχιτεκτονική Υπολογιστών, Ενσωματωμένα Συστήματα, Συστήματα Δικτύου, Συστήματα ασφαλείας, παράλληλοι και καταναμημένοι υπολογισμοί, υπολογισμός στο διαδίκτυο, συστήματα πολυμέσων.	http://www.ece.upatras.gr/serpanos/

2	Κοζύρης Νεκτάριος	19471	Καθηγητής Α' Βαθμίδας	Εθνικό Μετσόβιο Πολυτεχνείο	Σχολή Ηλεκτρολόγων Μηχανικών και Μηχανικών Υπολογιστών	560/31-5- 2013 τ.Γ'	Παραλληλοποίηση Αλγορίθμων και Απεικόνιση σε Αρχιτεκτονικές Μεγάλης Κλίμακας	Παράλληλα και καταμεμημένα συστήματα - Αλληλεπίδραση ανάμεσα σε μεταφραστές, το λειτουργικό σύστημα, και την αρχιτεκτονική – Κλιμακώσιμη διαχείριση δεδομένων και αποθηκευτικά συστήματα μεγάλης κλίμακας	http://www.cslab .ntua.gr/~nkozi ris/
3	Λάλης Σπυρίδων- Γεράσιμος	17837	Καθηγητής Α' Βαθμίδας	Πανεπιστήμιο Θεσσαλίας, Πολυτεχνική Σχολή	Ηλεκτρολόγων Μηχανικών και Μηχανικών Υπολογιστών	445/16.04.2 020/τ.Γ'	Τεχνολογίες Λογισμικού για Λειτουργικά και Καταμεμημένα Συστήματα	Περιβάλλοντα προγραμματισμού λειτουργικά συστήματα, τεχνολογία λογισμικού, παράλληλα & καταμεμημένα συστήματα, και συστήματα κινητού και διάχυτου υπολογισμού.	https://www .e- ce.uth.gr/de partment/fac ulty/lalis/
4	Πασχάλης Αντώνιος	2249	Καθηγητής Α' Βαθμίδας	Εθνικό και Καποδιστριακό Πανεπιστήμιο Αθηνών, Σχολή Θετικών Επιστημών	Πληροφορικής και Τηλεπικοινωνιών	966/17-10- 2008, Τ.Γ	Λογική Σχεδίαση και Αρχιτεκτονική	<ul style="list-style-type: none"> • Επαναδιαμορφώσιμες Μονάδες Επεξεργασίας Δεδομένων Ωφέλιμου Φορτίου για Μελλοντικές Διαστημικές Εφαρμογές • Πυρήνες IP για Υλοποίηση στο Υλικό Αλγορίθμων Επεξεργασίας Δεδομένων Εν-Πτήση για Διαστημικές Αποστολές (π.χ. η Αποστολή PROBA-3 της ESA) • Αυτό-Δοκιμή Συστημάτων Υλοποιημένων σε ένα Ολοκληρωμένο Κύκλωμα (System-on-Chip) Βασισμένη σε Ενσωματωμένο Επεξεργαστή • Ανίχνευση Ελαττωμάτων Επεξεργαστών-Μνημών κατά τη Διάρκεια της Κανονικής Λειτουργίας (On-Line) και Ανάλυση της Αξιοπιστίας τους • Λογική/RTL Σχεδίαση και Αρχιτεκτονική Ψηφιακών Συστημάτων με Τεχνικές Αύξησης της Δοκιμαστικότητας (DFT) και Ενσωματωμένης Αυτό-Δοκιμής (BIST) • Σχεδίαση και Αρχιτεκτονική Υπολογιστών Ανεκτικών σε Ελαττώματα 	https://www.di.u oa.gr/staff/174
5	Γαλλόπουλος Ευστράτιος	1041	Καθηγητής Α' Βαθμίδας	Πανεπιστήμιο Πατρών, Πολυτεχνική Σχολή	Μηχανικών Ηλεκτρονικών Υπολογιστών και Πληροφορικής	143/24-8- 1995 τ.Ν.Π.Δ.Δ.	Παράλληλος Υπολογισμός	<ul style="list-style-type: none"> • Επιστημονικοί υπολογισμοί μεγάλης κλίμακας με έμφαση στην υπολογιστική γραμμική άλγεβρα και στις εφαρμογές της 	http://scgroup.h plab.ceid.upat ras.gr/faculty/s tratis/stratisgr. html

								<ul style="list-style-type: none"> • Ανάκτηση πληροφορίας και ανάλυση δεδομένων μεγάλης κλίμακας • Παραλληλία και καταναμημένοι υπολογισμοί • Υπολογιστική επιστήμη και τεχνολογία (Computational Science and Engineering) <p>Περιβάλλοντα επίλυσης προβλημάτων (Problem Solving Environments)</p>	
--	--	--	--	--	--	--	--	---	--

Αναπληρωματικά Εξωτερικά Μέλη

A/A	Όνοματεπώνυμο	Κωδικός ΑΠΕΛ ΛΑ	Βαθμίδα	ΑΕΙ/Σχολή	Τμήμα	ΦΕΚ Διαορισμού	Γνωστικό Αντικείμενο Διαορισμού	Επιστημονικό – Διδακτικό-Ερευνητικό Αντικείμενο	Ιστότοπος Βιογραφικού
1	Δόλλας Απόστολος	19914	Καθηγητής Α' Βαθμίδας	Πολυτεχνείο Κρήτης Κρήτης	Σχολή Ηλεκτρολόγων Μηχανικών και Υπολογιστών	94/τ.ν.π.δ.δ. /10-5-2001	Υλικό Υπολογιστών (Hardware)	Αναδιατασσόμενη λογική, Υλοποίηση δομών δεδομένων σε υλικό, αρχιτεκτονική εξειδικευμένων υπολογιστών βασισμένων σε αναδιατασσόμενη λογική, ταχεία ανάπτυξη συστημάτων και ειδικές αρχιτεκτονικές για βιοπληροφορική	https://www.ece.tuc.gr/index.php?id=4109&tx_tuclabspersonnel_list%5Bperson%5D=289&tx_tuclabspersonnel_list%5Baction%5D=person&tx_tuclabspersonnel_list%5Bcontroller%5D=List
2	Νικολόπουλος Δημήτριος	9012	Καθηγητής Α' Βαθμίδας	Virginia Polytechnic Institute and State University	Computer Science		High Performance and Distributed Computing (Συστήματα Υψηλής Απόδοσης και Καταναμημένος Υπολογισμός)	Virtualization technologies for scalable computing and memory management for large-scale systems	https://www.dsni-ko.net/
3	Δημακόπουλος Βασίλειος	522	Αναπληρωτής Καθηγητής	Πανεπιστήμιο Ιωαννίνων, Πολυτεχνική Σχολή	Τμήμα Μηχανικών Ηλεκτρονικών Υπολογιστών και Πληροφορικής	191/18-2-2013 τ. Γ'	Παράλληλη Επεξεργασία	Παράλληλα και καταναμημένα συστήματα, παράλληλα μοντέλα προγραμματισμού, ενσωματωμένα συστήματα, αρχιτεκτονική υπολογιστών και ανάλυση απόδοσης	https://www.cse.uoi.gr/~dimako/

4	Νικολός Δημήτριος	18928	Καθηγητής Α' Βαθμίδας	Πανεπιστήμιο Πατρών, Πολυτεχνική Σχολή	Μηχανικών Ηλεκτρονικών Υπολογιστών και Πληροφορικής	153/01-10- 1999 τ.Ν.Π.Δ.Δ.	Τεχνολογία Υλικού και Αρχιτεκτονική Υπολογιστών (με έμφαση στα συστήματα υπολογιστών υψηλής αξιοπιστίας)	<ul style="list-style-type: none"> • Αρχιτεκτονική υπολογιστών • Σχεδίαση υπολογιστών ανοχής ελαττωμάτων • Σχεδίαση VLSI κυκλωμάτων και συστημάτων • Έλεγχος ορθής λειτουργίας ψηφιακών συστημάτων και σχεδίαση για εύκολο έλεγχο • Σχεδίαση συστημάτων χαμηλής κατανάλωσης • Ανάπτυξη CAD εργαλείων για τον έλεγχο της ορθής λειτουργίας ψηφιακών συστημάτων 	https://www.ceid.upatras.gr/webpages/tca-lab/english/nikolos_en.htm
5	Αντωνόπουλος Χρήστος	9222	Αναπληρωτής Καθηγητής	Πανεπιστήμιο Θεσσαλίας, Πολυτεχνική Σχολή	Ηλεκτρολόγων Μηχανικών και Μηχανικών Υπολογιστών	54/28.01.20 19 τ. Γ'	Τεχνολογίες Λογισμικού για Συστήματα Υψηλής Επίδοσης	Λογισμικό συστήματος και εφαρμογών για υπολογιστική υψηλών επιδόσεων, με έμφαση στην παρακολούθηση και προσαρμογή των εφαρμογών κατά το χρόνο εκτέλεσης ώστε να βελτιστοποιηθούν κριτήρια όπως η επίδοση ή η κατανάλωση ενέργειας. Μείωση της δυσκολίας προγραμματισμού ετερογενών συστημάτων βασισμένων σε επιταχυντές, καθώς και σε τεχνικές για τον αυτόματο, καθοδηγούμενο από την εφαρμογή επανακαθορισμό του ορίου μεταξύ υλικού και λογισμικού σε συστήματα βασισμένα σε επιταχυντές.	https://www.e-ce.uth.gr/departement/faculty/cda/
6	Τσανάκας Παναγιώτης	19188	Καθηγητής Α' Βαθμίδας	Εθνικό Μετσόβιο Πολυτεχνείο	Σχολή Ηλεκτρολόγων Μηχανικών και Μηχανικών Υπολογιστών	128/22-5- 00 τ.Ν.Π.Δ.Δ.	Αρχιτεκτονικές Παράλληλης Επεξεργασίας	Υπολογιστές στην Ιατρική • Εφαρμογές υπερυπολογιστών • Παράλληλη επεξεργασία • Κατανομημένη επεξεργασία • Αρχιτεκτονική υπολογιστών • ASIC και φορητές ηλεκτρονικές συσκευές • Ενσωματωμένοι ελεγκτές • Συστήματα πολυμέσων, τεχνολογία & εφαρμογές • Σχεδιασμός και εφαρμογή συστήματος	https://www.ece.ntua.gr/gr/staff/39